



GUÍA DOCENTE 2016-2017
PERIFÉRICOS AVANZADOS

1. Denominación de la asignatura:

PERIFÉRICOS AVANZADOS

Titulación

Máster Universitario en Ingeniería Informática

Código

7074

2. Materia o módulo a la que pertenece la asignatura:

Arquitecturas Hardware e Instalaciones Informáticas.

3. Departamento(s) responsable(s) de la asignatura:

Ingeniería Electromecánica

4.a Profesor que imparte la docencia (Si fuese impartida por mas de uno/a incluir todos/as) :

Ignacio Moreno Velasco

4.b Coordinador de la asignatura

Ignacio Moreno

5. Curso y semestre en el que se imparte la asignatura:

2º curso, 3er semestre

6. Tipo de la asignatura: (Básica, obligatoria u optativa)

Optativa



7. Número de créditos ECTS de la asignatura:

6

8. Competencias que debe adquirir el alumno/a al cursar la asignatura

Capacidad para analizar, sintetizar y evaluar la arquitectura de Entrada/Salida de los computadores, así como utilizar las técnicas de programación de sus dispositivos. CG1 Capacidad para proyectar, calcular y diseñar productos, procesos e instalaciones en todos los ámbitos de la ingeniería informática CG8 Capacidad para la aplicación de los conocimientos adquiridos y de resolver problemas en entornos nuevos o poco conocidos dentro de contextos más amplios y multidisciplinares, siendo capaces de integrar estos conocimientos. CT1 Capacidad de análisis y síntesis. CT2 Capacidad de organización y planificación. CT3 Comunicación oral y escrita en la lengua nativa. CT4 Conocimiento de una lengua extranjera. CT6 Capacidad de gestión de la información. CT7 Resolución de problemas. CT9 Trabajo en equipo. CT14 Razonamiento crítico. CT16 Aprendizaje autónomo. CT17 Adaptación a nuevas situaciones. CT22 Motivación por la calidad. CT23 Sensibilidad hacia temas medioambientales. CT24 Comunicarse con personas expertas y no expertas en la materia. CT25 Elaborar y defender argumentos dentro del ámbito de la Informática. CT26 Desarrollar habilidades de aprendizaje para emprender estudios posteriores con un alto grado de autonomía. CT27 Planificación y gestión del tiempo

9. Programa de la asignatura

9.1- Objetivos docentes
OD1: Analizar, sintetizar y evaluar la arquitectura de E/S de los computadores actuales.
OD2: Analizar, sintetizar y evaluar las características y el funcionamiento de algunos periféricos avanzados.
OD3: Utilizar las técnicas de programación de los dispositivos de Entrada/Salida en los computadores actuales.
OD4: Utilizar mecanismos para la gestión y ahorro de la energía de los dispositivos de Entrada/Salida en los computadores actuales.



9.2- Unidades docentes (Bloques de contenidos)
BUSES E INTERFACES
CONTROLADORES DE DISPOSITIVO (DRIVER)
PERIFÉRICOS AVANZADOS
9.3- Bibliografía
BIBLIOGRAFÍA BÁSICA
Don Anderson, Dave Dzatko, (2001) USB system architecture, Addison-Wesley,
Ravi Budruk y otros, (2003) PCI express system architecture, Addison-Wesley,
BIBLIOGRAFÍA COMPLEMENTARIA
Jerzy Kolinski y otros, Building the power efficient PC ACPI. Developers guide, Intel Press,

10. Metodología de enseñanza y aprendizaje y su relación con las competencias que debe adquirir el estudiante:

Metodología	Competencia relacionada	Horas presenciales	Horas de trabajo	Total de horas
Clases teóricas	CG1, CG8, CT1, CT6, CT14, CT24, CT25, CT26.	24	24	48
Clases prácticas (pequeño grupo)	CG1, CG8, CT1, CT2CT6,CT7, CT9,CT14, CT16, CT17,CT22, CT24, CT25, CT26, CT27.	24	24	48
Realización de trabajos, informes, memorias y pruebas de evaluación	CG1, CG8, CT1, CT2, CT3, CT4, CT6, CT7, CT8, CT9, CT14, CT16, CT17, CT22, CT23, CT24, CT25, CT26, CT27.	6	48	54
Total		54	96	150



11. Sistemas de evaluación:

El seguimiento del alumno se realiza informándole de los resultados, correcciones y propuestas de mejora sobre las actividades presenciales y no presenciales programadas, de forma que pueda progresar adecuadamente en su aprendizaje. El seguimiento se realizará tanto en horas presenciales como en las tutorías que se requieran para tal fin.

Procedimiento	Peso primera convocatoria	Peso segunda convocatoria
Evaluación continua de prácticas	20 %	0 %
Trabajos e informes	20 %	10 %
1ª Prueba de evaluación	20 %	30 %
2ª Prueba de evaluación	20 %	30 %
3ª Prueba de evaluación	20 %	30 %
Total	100 %	100 %

Evaluación excepcional:

La evaluación excepcional será la misma que la especificada para la segunda convocatoria.

En el caso de los alumnos que participen en el programa Universitario Cantera, la calificación se determinará en función del desempeño de las tareas que les sean asignadas en el marco del programa

12. Recursos de aprendizaje y apoyo tutorial:

- * Pizarra y Proyector
- * Materiales y equipos del laboratorio de Tecnología Electrónica.
- * Páginas Webs relacionadas
- * Bibliografía disponible en la Biblioteca
- * Aplicaciones interactivas en la Plataforma UBUvirtual
- * Tutorías individualizadas o en grupo a demanda de los alumnos

13. Calendarios y horarios:

El calendario académico aprobado por la Junta de la Escuela Politécnica Superior. Los horarios y el calendario de exámenes finales se puede consultar en la página web de la titulación.



UNIVERSIDAD DE BURGOS
INGENIERÍA ELECTROMECÁNICA

14. Idioma en que se imparte:

Español